(1) -- Japanese Patent Application Laid-Open No. 11-17071 (1999)

## "SEMICONDUCTOR DEVICE"

5

10

The following is an English translation of an extract of the above application.

Fig. 1 is a cross-sectional block diagram of a semiconductor device according to one embodiment of the present invention. For example, a power semiconductor element 11, such as IGBT (Insulated Gate Bipolar Transistor) is fixed on a lead frame 13 through a solder layer 12. The lead frame 13 is bonded to a metal substrate 19 with an insulating layer 18 interposed therebetween, the element 11 is electrically connected by a wire bonding portion 16 made of aluminum, and the whole system is integrally formed by an exterior resin mold 17.

# (19)日本回铃游 (JP) (12) 公開特許公報(A)

(11)特許出籍公開番号

特開平11-17071

(43)公開日 平成日年(1999) 1 月22日

(51) Int.Cl.\*

識別記号

FI HO1L 23/30

H01L 23/29 23/31

審査請求 未請求 請求項の数3 OL (全 6 頁)

(21)出顯器号 **特職平9-165615** (22)/出籍日 平成9年(1997)6月23日 (71)出職人 000005108

株式会社日立製作所

東京都千代田区神田駿河台四丁目 6 番地

(72)発明者 小川 敏夫

茨城県日立市大みか町七丁目1番1号 株

式会社日立製作所日立研究所内

(72)発明者 高橋 正明

茨城県日立市大みか町七丁日1番1号 株

式会社日立製作所日立研究所内

(72)発明者 合田 正広

茨城県日立市大みか町七丁目1番1号 株

式会社日立製作所日立研究所内

(74)代理人 弁理士 小川 勝男

最終頁に続く

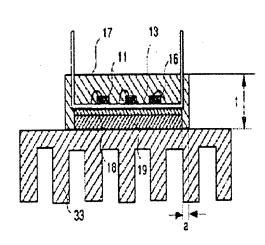
# (54) 【発明の名称】 半導体装置

(57)【要約】

[課題] 半導体装置の高信頼性を確保し、かつ装置の熱 抵抗を低退すること.

【解決手段】金属基板のQ級膨張率に対するモールド樹脂 の線膨張率の比を0.3~0.5とする。

【効果】本発明によれば、平坦性が良好で、高信頼性の 半導体装置を提供するという効果がある。



#### 【特許請求の範囲】

[請求項] 1] 金属基板の片面に、絶縁層を介して導体回路が形成され、該等体回路上に複数の発熱性半導体素子が固まされ、該等体回路上に複数の発熱性半導体素子が固まされ、該金属基板の他の面の少なくとも一部が実質的に外部に露出した状態で、一体の電気絶縁性外延期 昭モールドによって保護された、複合構造を有する半導体装置において、実用温度範囲における線形張率の比が、該金属基板1.0に対して該樹脂モールドが0.3から0.6 の範囲に調節して構成されたことを特徴とする半導体装置。

【請求項 2】請求項 1において、前記金属基板がAIもしくはAI合金からなり、実用温度範囲における線膨張空が21ppm/でから25ppm/での範囲にあり、かつ前記樹脂モールドの線膨張率が8ppm/でから14ppm/での範囲に調節して構成されたことを特徴とする半導体装置。

【請求項 3】請求項 1において、前記金属基板がCuもしくはCu合金からなり、実用温度範囲における線膨張率が17ppm/でから21ppm/での範囲にあり、かつ前記樹脂モールドの線膨張率が5ppm/でから12ppm/での範囲に調節して構成されたことを特徴とする半導体装置

#### 【発明の詳細な説明】

[0001]

【発明の属する技術分野】本発明は、半導体素子を含むチップ部品が絶縁層を介して、金属基板上に搭載され、全体が外装モールドによって保護された構造を有る機能対止型半導体装置に関し、特に金属基板及びモールド酸脂などの、該半導体装置を構成する主要構造材料間の線膨張率差に起因する、反りを防止する手段を取ることにより、高い信頼性を実現するパワー半導体装置に関する。従って、本発明による半導体装置は汎用及び産業用機器等の出力制御用インバータなどとして有効利用できる。

### ້ໄດຍດຣ.

「従来の技術】従来のこの種パワー半導体装置として、公告特許公報平7-249714 号に開示される構成がある。これは、AI 基板上に導体回路を形成し、その上にパワー半導体素子を搭載し、外装を、AI 基板より小さい映版集を有する樹脂を用いてモールド成形したものである。この構造を有する半導体装置では、複数のパワー半導体素子及びその他の部品もあれて実装される場合が多く、基板寸法が大きくなる。基板寸法が大きいと、わずかな反りがあっても、それが強調されるため、該半導体機置の成形後の充分な平坦性を実現するのは難しく、信頼性の確保にも難があるという欠点がある。

【発明が解決しようとする課題】本発明は上記従来法の 問題点を解決し、平坦性が良好で、高信頼性のパワー半 媒体装置を実現するものである。すなわち、該半媒体装 置の反りはこれを構成する金属基板と、モールド樹脂との線形張率のバランスによって主に決定される。」ところが、両者の線形張率の温度依存性には大きな差が有る。この温度依存性を考慮して、両者の組合せを最適化することによって、基板寸法の大きい半導体装置であっても、その反り重を最小限に抑制でき、結果的に高信頼性のパワー半導体装置を提供する。

【0004】 【課題を解決するための手段】上記目的を達成するため に、本発明では次の手段をとる。

【0005】1. 金属基板の片面に、絶縁層を介して導体回路が形成され、該導体回路上に損数の発熱性半導体素子が固まされ、該金属基板の他の面の少なくとも一部が実質的に外部に露出した状態で、一体の奄気節縁性外裝樹脂モールドによって保護された、複合構造を有する半導体装置において、実用温度範囲における線膨張率の比が、該金属基板1.0に対して該樹脂モールドが0.3から0.5の範囲に調節して構成された半導体装置とする

【0005】2. 上記1において、前記金属基板がAIもしくはAI合金からなり、実用温度範囲における線形 張空が21ppm/でから25ppm/での範囲にあり、かつ 前記樹脂モールドの線形張率が8ppm/でから14ppm/ での範囲に調節して構成された半導体装置とする。 【0007】3. 上記1において、前記金属基板がCu

【0007】3. 上記1において、前記金属基板がCuもしくはCu合金からなり、実用温度範囲における線形 最空が17ppm/でから21ppm/での範囲にあり、かつ前記機能モールドの線形張率が6ppm/でから12ppm/での範囲に調節して構成された半導体装置とする。

【0008】図1に断面構造を示すように、この種の樹 脳封止型半導体装置の反りは、最も体積占有率の高い金 属基板と樹脂との線膨張率のバランスにより決定され る。ところが、両者の線形張の温度依存性には大きな差が有り、平坦性を確保するためには製造工程における特 別な配慮が要求される。図2にAI基板の線膨張 と温度 との関係を示す。 ここで線膨張率αは線膨張と温度変化 との比、すなわち図2に示す直線の勾配で表される。図 3には典型的なトランスファモールド用のエポキ シ系樹 脂材料のモールド成形時における収縮量と温度との関係 を示す。図中の×印が固化開始点であ り、温度によっ て、3つの領域に大別でき、それぞれ次のように定義す A:化学的収縮域-液状樹脂が架構を開始して固化 する領域。B:前期熱収縮域ーガラス転移温度(Te) までの無収縮積極であ り、この積極の収縮率を a 2とする。 C:後期無収縮域 - T g より低い温度における無収 縮領域であ り、その間の収縮率をa1とする。通常a1 とa2との比は1/3とa1が小さい。これらを総合し て、樹脂成形時の見かけの収縮率が求まる。見かけの収 縮率Aは、図3中の破線Aの勾配として得られ、液体状 態からの全収縮量が含まれる。見かけの収縮率日は、破

線Bの勾配であ り、固化終了から室温までの平均収縮量 を実す。

[0009] 成形後、さらに樹脂を硬化するためのポストキュアを施すことにより、収額率はさらに小さくなる傾向が有る。通常この状態における収縮率。1を単にその樹脂の線膨張率もしくは収縮率と称し、ここでは前述の収縮率と区別するために、定常収縮率と呼ぶ。

【0010】仮に、金属基板と、その基板の線形張字に等しい定常収縮率を有属基板的能とを組合せて図1に示し、形形に成形すると、金属基板の値に凸の原列が原にして、物能の見かけの収縮率が極端に大きくなって、地間の見かけの収縮率が極端に大きくなって、といる。本発明者らは、繰り返し実験の結果、平坦性を確保するために必要な次の条件を見高した。それは、適用する確率へ、低くともを映明に基立しても物能の見かけの収縮率へ、後ともを実験側に基づしても物能の見かけの収縮率である。これを実験側に基づいて、金属基板の線形張かけの収縮である。とである。これを実験側に基づいて、金属基板の線形張であると次のようになる。で、全層基板の線形張であると次のようになる。で、全層基板の線形張できる。その条件に通うである。ののの、ののでは見かけの収縮できる。その条件と右するが得りが明め組合せにより、成形後の充分な平坦性を右する材料の組合せにより、成形後の充分な平坦性を右する成形体が得られる。

る成形体が得られる。 【0011】一般に、単に収縮率といわれる樹脂の定常 収縮率と、見かけの収縮率には強い相関関係がある。理 由は次のようである。この種樹脂材料は、エボキシ系な と線膨張率の極めて高い樹脂に、熱膨張率の低いアルミ ナ、シリカなどのフィラーを加えて材料の特性を調節し ている。従って、両者の配合割合によって線膨張率は大 きく変動し、このように、フィラーの比率が高いほど線 膨張率は低減する。フィラーの比率で線膨張率が決定さ れる状況は、図3中の各領域A、B及びCに共通の現象 であり、定常収縮率と見かけの収縮率はほぼ正比例する 傾向がある。

[0012]

【発明の実施の形態】以下、本発明を実施例によってさらに詳細に説明するが、本発明はこれらに限定されな

U.

- [10-0-1-3] 実施例1-

図1に本発明の一実施例による半導体装置の断面構成図を示す。例えば「GBT(Insulated Gate Bipolar Transistor)などのパワー半導体素子11が半田暦12を介してリードフレーム13上に固善される。該リードフレーム13は結縁暦18を介して金属華板19に接着され、素子11はアルミニウムのワイヤボンデング部16により電気的に接合され、糸全体が外装樹脂モールド17により一体成型された構造である。金属基板19は純度98、付法70mm×40mm×2mmのAI板を用いた。この基板の線膨張率は23.5ppm/でである。樹間材料は、エポキシ系樹脂にシリカ粉末を適当量添加して線膨張率を調節した。表1にこれら樹脂材料の収縮率測定結果を示す。測定は型中にセットした円柱状のサンプ最多の温度変化を、変位検出用ロッドを介して直接測定した。

20014】素子11及びリードフレーム 13などを装 着した金属基板19を金型内にセットし、トランスファ モールド法により180℃で成形した。成形付法は、図 1中の a 寸法を1mm、 t 寸法を6mmとした。成形後、さらに180℃5時間のボストキュアを施して金属基板1 9の露出面の反り重を評価した。評価にあ たっては、対 角染上に連続的に表面の変位を測定し、最も大きい値を 反り重とした。金属基板側に凸の変位を正、反対に樹脂 側に凸を角の反りと表現した。

側に凸を負の反りと表現した。 【〇〇15】負の反りは、該半等体装置と放熱部材との間に空隙を生じ、熱抵抗が上昇してしまうので好ましくない。一方、正の反りが大きいと、放熱部材に取り付ける際に内部応力が上昇し、充分な信頼性が得られない。反りの範囲は、実用の間に一20μmからましい。の時里より、本実施例での好ましい定常収縮率は8.4pm/℃-11.5ppm/℃の範囲にあることがわかる。

[0016] [表1]

				基板面反り量(μm)	
No.	定常収較率 (ppm/で)	现稿本B (ppm/TC)	収箱市A (spm/TC)	艾恩例 1 【A I 等项】	実施(例 2 (C υ 恭振)
1	6.8	11.9	13,9	-61	-10
2	7.5	13.1	15,3	-40	+32
3	8.4	14.8	17.3	-15	+61
4	9.3	16.6	19.3	+11	+89
5	10.8	19.2	22,4	+52	+144
6	11,5	20,3	2-3,6	÷72	+180
7	12.3	21.9	25.4	+96	+210
8	13,8	24.5	28,5	+141	+264
9	15.6	27.5	32.0	+196	+324
10	18,1	31.9	37.1	+264	
11	21.2	37.6	43.7	+356	_

#### [0017]実施例2

金属基板19として、純度99.5% のCu板を用い、その他については基板寸法も含め、実施例1と同様の方法によってサンブルを作製し、同様に、基板面の反りを測定した。金属基板19の線膨張率は17.7 ppm/である。

【□□18】測定結果を表2に示す。これより、Cu系 基板を適用する場合には、モールド樹脂17の好ましい 範囲は5.8ppm/でから8.4ppm/でであることがわかる

## 之施例3

実施例 1 と同様の方法によってサンブルを作製し、同様に、基板面の反りを測定した。ここでは金属基板 1 9の 寸法に著目し、反りとの関係を評価した。測定結果を図 4 に示す。反り重は基板寸法の増加につれて上昇する。このため、反りの好ましい範囲は一2 0 μ m から + 8 0 μ m であり、基板寸法が大きいほど樹脂 1 7 の線膨張率はより狭い範囲に設定する必要があり、逆に小さい基板では適用可能な樹脂の線膨張率適用範囲は広くなることが示すれる。

## [0019] 実施例4

実施例 1 と同様の方法によってサンブルを作製し、同様に、 基帳面の反りを測定した。ここでは成形体序さ、 t 寸法に 書目し、反りとの関係を評価した。 測定 結果を図 5 に示す。 反り量は t 寸法の増加につれて 若干上昇する 傾向がある。

## [0020]実施例5

実施例1と同様の手順によって、図6に示す回路パター

ンを有するコンパータ及びインパータ複合パワー半導体 装置を作製した。この装置を三相インダクションモータ に直接取り付けて両者を一体化した。電鉄回路のブロック図を図7に示す。本発明による半導体装置は基板の反りが小さいので、熱抵抗が低く、かつ信頼性が高いので、厳しい環境で使用されるモータ、例えば電気自動車、各種ボンブ及び搬送用などのモータとの一体化が可能となる。このようにインパータとモータとを一体化することにより、それぞれの装置全体としての小型化、高信頼性化を実現出来る。

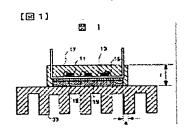
### [0021]

【発明の効果】以上説明したように、本発明によれば、金属基板19と樹脂モールド17との鎮膨張率比を特定することによって、成形後の成形体の反りを制御できるので、放無部材への取付けによる内部に力を最小限に抑制して、高信頼性を実現すると共に、低熱抵抗を確保する効果がある。

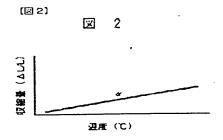
## (図面の簡単な説明)

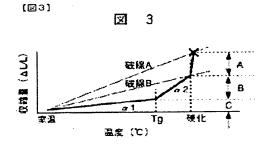
- (図1) 本発明の一実施例によるパワー半導体装置の断面構成図。
- 【図2】金属基板の線膨張温度依存性。
- 【図3】モールド樹脂の線膨張温度依存性。
- [図4] 成形体の反り重と基板寸法との関係。
- [図5] 成形体の反り重と成形体厚さ寸法との関係。
- 【図 6】 本発明の一実施例によるインバータモジュールの回路パターン図。
- 【図7】本発明の一実施例によるインバータ装置の回路 ブロック図。

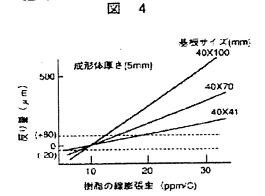
【符号の説明】 11…半逐体素子、11g…整流ダイオード、11b… IGBT、11c…フリーホイールダイオード、12… 半田、13…リードフレーム 、13g…主回路系端子、 1 3 b …制御系端子、 1 6 …ワイヤボンデング部、 1 7 …外装樹脂モールド、 1 9 …金属基板、 2 5 …サーミス タ、 2 5 …シャント抵抗、 3 1 …コンパータ部、 3 2 … インパータ部、 3 3 …放熱部。

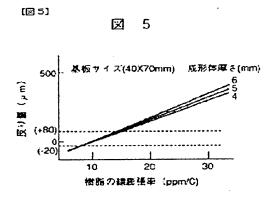


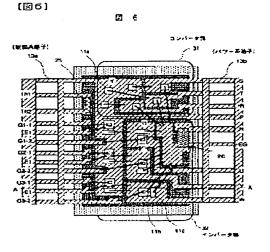
[図4]

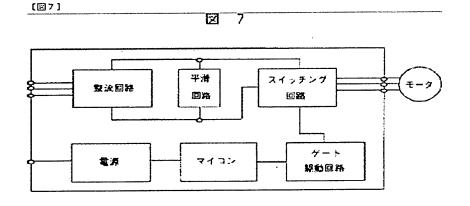












フロントベー ジの統 き

(72)発明者 神村 典孝 茨城県日立市大みが町七丁目1番1号 株 式会社日立製作所日立研究所内 (72)発明者 鈴木 和弘 茨城県日立市大みか町七丁目 1番 1号 株 式会社日立製作所日立研究所内